

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro



(43) Internationales Veröffentlichungsdatum  
25. Juli 2002 (25.07.2002)

PCT

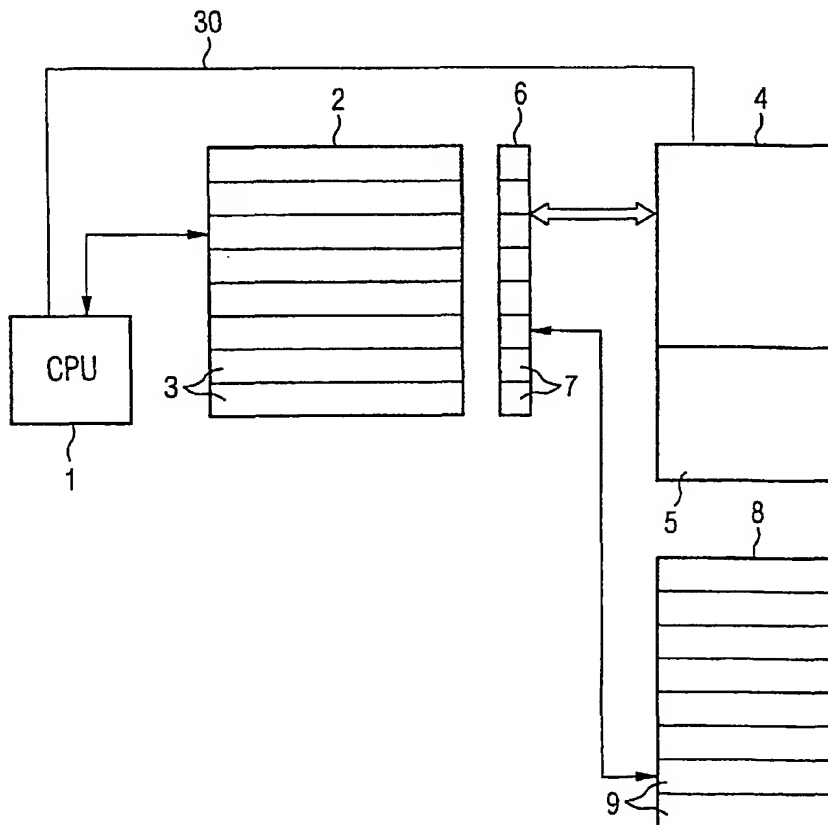
(10) Internationale Veröffentlichungsnummer  
**WO 02/057906 A2**

- (51) Internationale Patentklassifikation<sup>7</sup>: G06F 9/30 (71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-Martin-Str. 53, 81669 München (DE).
- (21) Internationales Aktenzeichen: PCT/DE02/00093 (72) Erfinder; und (75) Erfinder/Anmelder (nur für US): MAY, Christian [DE/DE]; Stuntzstr. 19/V, 81677 München (DE). SEDLAK, Holger [DE/DE]; Neumünster 10A, 85658 Egmating (DE).
- (22) Internationales Anmeldedatum: 15. Januar 2002 (15.01.2002)
- (25) Einreichungssprache: Deutsch (74) Anwalt: EPPING HERMANN & FISCHER; Ridlerstr. 55, 80339 München (DE).
- (26) Veröffentlichungssprache: Deutsch (81) Bestimmungsstaaten (national): BR, CA, CN, IL, IN, JP, KR, MX, RU, UA, US.
- (30) Angaben zur Priorität: 101 02 202.6 18. Januar 2001 (18.01.2001) DE

[Fortsetzung auf der nächsten Seite]

(54) Title: MICROPROCESSOR CIRCUIT FOR PORTABLE DATA CARRIERS

(54) Bezeichnung: MIKROPROZESSORSCHALTUNG FÜR TRAGBARE DATENTRÄGER



(57) Abstract: The invention relates to a microprocessor circuit comprising a control unit, a memory for free programming with at least one program comprising functions, a stack for the intermediate storage of data and a register bank comprising at least one register which contains an auxiliary register storing a number of bits. Each bit is associated with one of the registers in the register bank and indicates whether or not each register in the register bank contains information.

(57) Zusammenfassung: Die Erfindung schlägt eine Mikroprozessorschaltung mit einer Steuereinheit, einem Speicher zur freien Programmierung mit zumindest einem Funktionen aufweisenden Programm, einem Stack zum Zwischenspeichern von Daten und einer zumindest ein Register aufweisende Registerbank vor, die weiterhin ein Hilfsregister aufweist, das eine Anzahl an Bits speichert, wobei jedes der Bits einem der Register der Registerbank zugeordnet ist und anzeigt, ob ein jeweiliges Register der Registerbank

WO 02/057906 A2

Informationen enthält oder nicht.



(84) Bestimmungsstaaten (*regional*): europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, TR).

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

**Veröffentlicht:**

— ohne internationalen Recherchenbericht und erneut zu veröffentlichen nach Erhalt des Berichts

Docket # P2001,0025

Applic. # \_\_\_\_\_

Applicant: Christian Mayeda

Lerner and Greenberg, P.A.  
Post Office Box 2480  
Hollywood, FL 33022-2480  
Tel: (954) 925-1100 Fax: (954) 925-1101